

[19]中华人民共和国专利局

[51]Int.Cl<sup>6</sup>

H03L 7/00



# [12] 发明专利申请公开说明书

[21] 申请号 98100980.8

[43]公开日 1998 年 11 月 4 日

[11] 公开号 CN 1198043A

[22]申请日 98.3.31

[30]优先权

[32]97.3.31 [33]JP[31]081521 / 97

[71]申请人 日本电气株式会社

地址 日本东京

[72]发明人 尤金·奥沙利文 霜田招史

[74]专利代理机构 中原信达知识产权代理有限责任公  
司

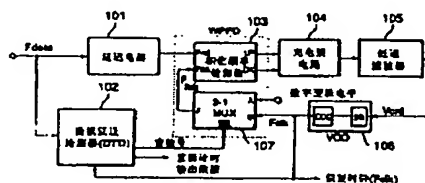
代理人 穆德骏

权利要求书 7 页 说明书 15 页 附图页数 18 页

[54]发明名称 利用一窗口相位比较器的数据和时钟恢复锁相环电路

[57]摘要

本发明提供一种数据和时钟恢复锁相环电路，可从随机输入数据中提取时钟信号，包括一延迟单元，一数据转换检测单元，一相位比较单元，一充电泵，一滤波器单元，一压控振荡器以及一多路复用器单元。该电路运行稳定，无谐波锁定问题。



(BJ)第 1456 号





# 说明书附图

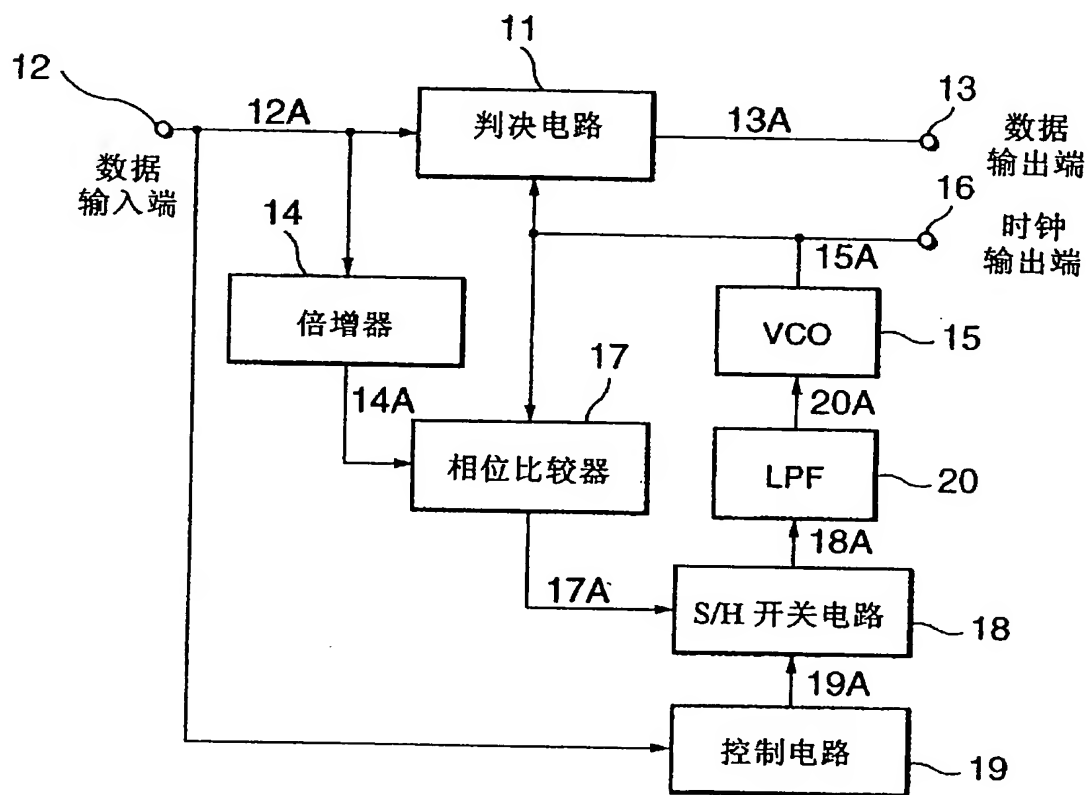


图 1 现有技术